

Esame di RETI LOGICHE

- ✓ Tre domande sulle reti COMBINATORIE:
 - Trovare con il metodo di Tison, o con le mappe di Karnaugh, o con il metodo di Quine Mc Cluskey le somme o i prodotti completi Σ_c o Π_c di una assegnata funzione booleana
 - Trovare con la funzione di Petrick, o con le mappe di Karnaugh, o con il metodo di Quine Mc Cluskey le somme o i prodotti minimi Σ_m o Π_m di un'assegnata funzione booleana
 - Sintesi di una rete combinatoria: e.g. transcodificatori, decoder, encoder, multiplexer
 - Teoria: ALU, Half Adder, Full Adder, Ripple carry and carry lookahead adders, incremeter, decremeter

Esame di RETI LOGICHE

- ✓ Tre domande sulle reti SEQUENZIALI:
 - Analisi di reti sequenziali sincrone o asincrone, costruzione della tabella e del diagramma degli stati
 - Sintesi di una rete sequenziale: e.g. riconoscitori di sequenze, contatori, transcodificatori sequenziali, etc.
 - Minimizzazione degli stati, codifica degli stati (BCD, Gray, One Hot) e valutazione dei costi, eliminazione delle corse critiche
 - Teoria: Macchine di Mealy e macchine di Moore, trasformazioni tra Flip-Flop D, SR, JK, T